


Rittal TS special design
800mm deep
RAL 7035

--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--

1	2	3	4	5	6	7	8										
Terminal block ...X...		Potential terminal X0															
orange grey white grey etc.		Typ: 727-117 Typ: 727-129/002-000 Typ: 727-131/002-000 Typ: 727-129/002-000 etc.		+ 24V DC / Masse		Typ: 727-117 Typ: 727-135/002-000 Typ: 727-137/002-000											
End plate		X		End plate		X0											
a	b	c	d	e	f	g	h	1+	h	g	f	e	d	c	b	a	
a	b	c	d	e	f	g	h	2	h	g	f	e	d	c	b	a	
a	b	c	d	e	f	g	h	3	h	g	f	e	d	c	b	a	
a	b	c	d	e	f	g	h	4	h	g	f	e	d	c	b	a	
a	b	c	d	e	f	g	h	5	h	g	f	e	d	c	b	a	
a	b	c	d	e	f	g	h	6	h	g	f	e	d	c	b	a	
a	b	c	d	e	f	g	h	7	h	g	f	e	d	c	b	a	
a	b	c	d	e	f	g	h	8	h	g	f	e	d	c	b	a	
etc.		etc.		etc.		etc.		etc.		etc.		etc.		etc.		etc.	
internal wiring		to junction box		Leed 24V DC		internal wiring											
ELCAD (R)		date 21.07.2005		ASU Kosice		Assembly plan		K.70101		=		+C14		D9792705-01		page 3	
revision		date		name		replaced:		replaced:		replaced:		replaced:		replaced:		sh.	

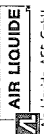
[illegible]

1	2	3	4	5	6	7	8
G 16010_I	P 16751_I	X 16736_I	T 16701_I	T 16735_I	H 16071_O	GL 16010_I	US 16047_O
F 16073_J	P 16854_J	X 16737_J	T 16703_J	T 16736_J	H 16073_O	GH 16010_I GL 16074_J	US 16071_O
P 16015_I	P 16812_J	X 16739_J	T 16718_J	T 16740_J	L 16010_O	GH 16074_I	HS 16074_1_O
P 16025_I	T 16812_J	X 16740_I	T 16721_I	T 16743_I	HIC 16074_O		HS 16074_2_O
P 16035_I	T 16854_J	X 16741_I	T 16730_I			GH 16073_I GL 16073_J	L 16812_J
GI 16074_I	PD 16846_I	X 16743_I	T 16733_I			GH 16071_I GL 16071_I	P 16045_I
P 16073_I	G 16733_J	X 16744_I	T 16734_J			YL 16074_2_I YL 16074_3_I YL 16074_1_I	F 16007_I
DPS3_2_3	DPS3_2_4	DPS3_2_5	DPS3_2_6	DPS3_2_8	DPS3_2_9	DPS3_2_10	DPS3_2_12

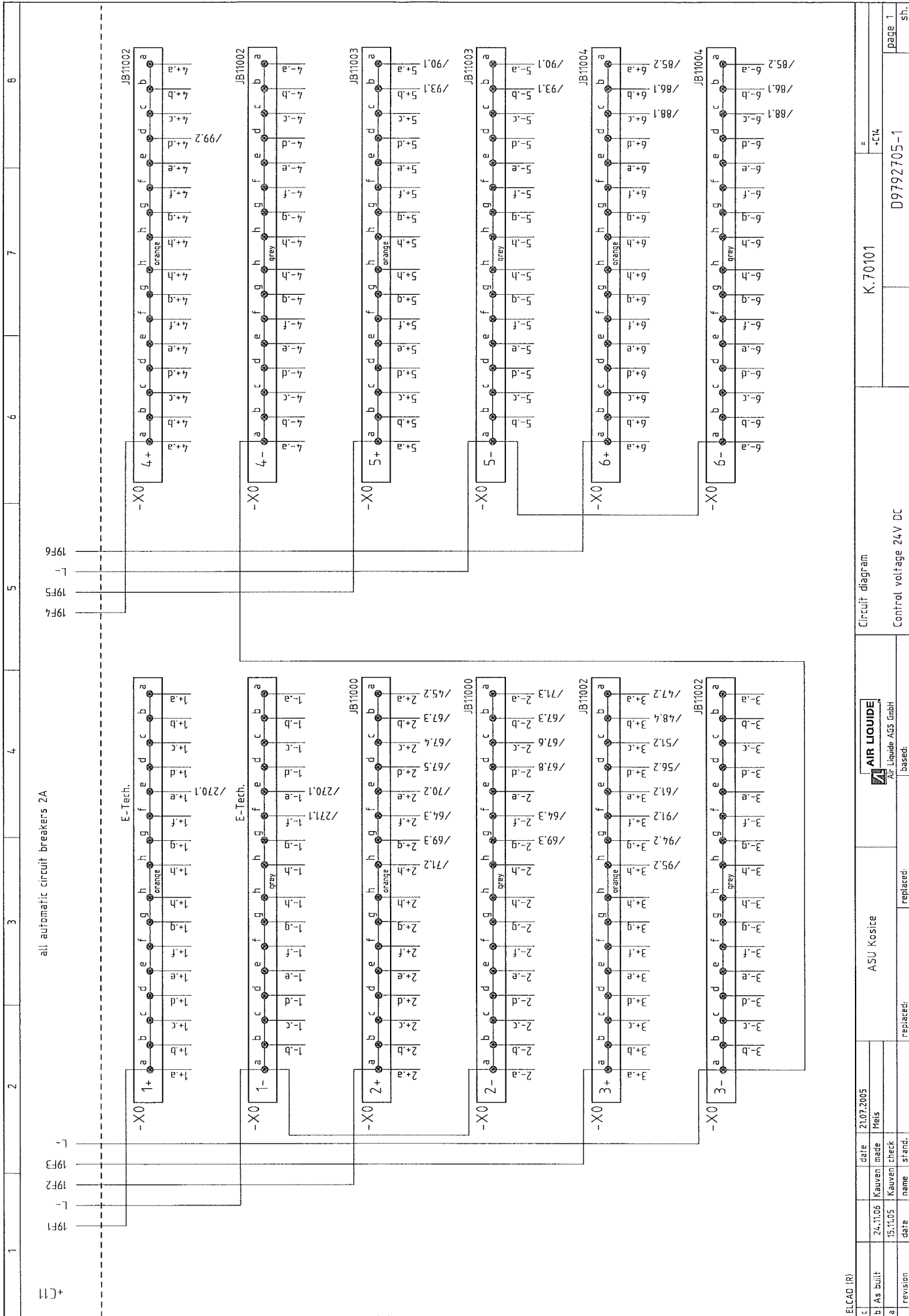
ELCAD (R)				21.07.2005		ASU Kostice		 AIR LIQUIDE Air Liquide AGS GmbH		Assembly plan		K.70101		=		+C14			
c	As built		24.11.06	Kauwen	made	Preis													
a	revision		15.11.05	Kauwen	check													page 5	
			date	name	stand.	replaced:		replaced:		based:		Lables				D9792705-01		sh:	

[illegible]

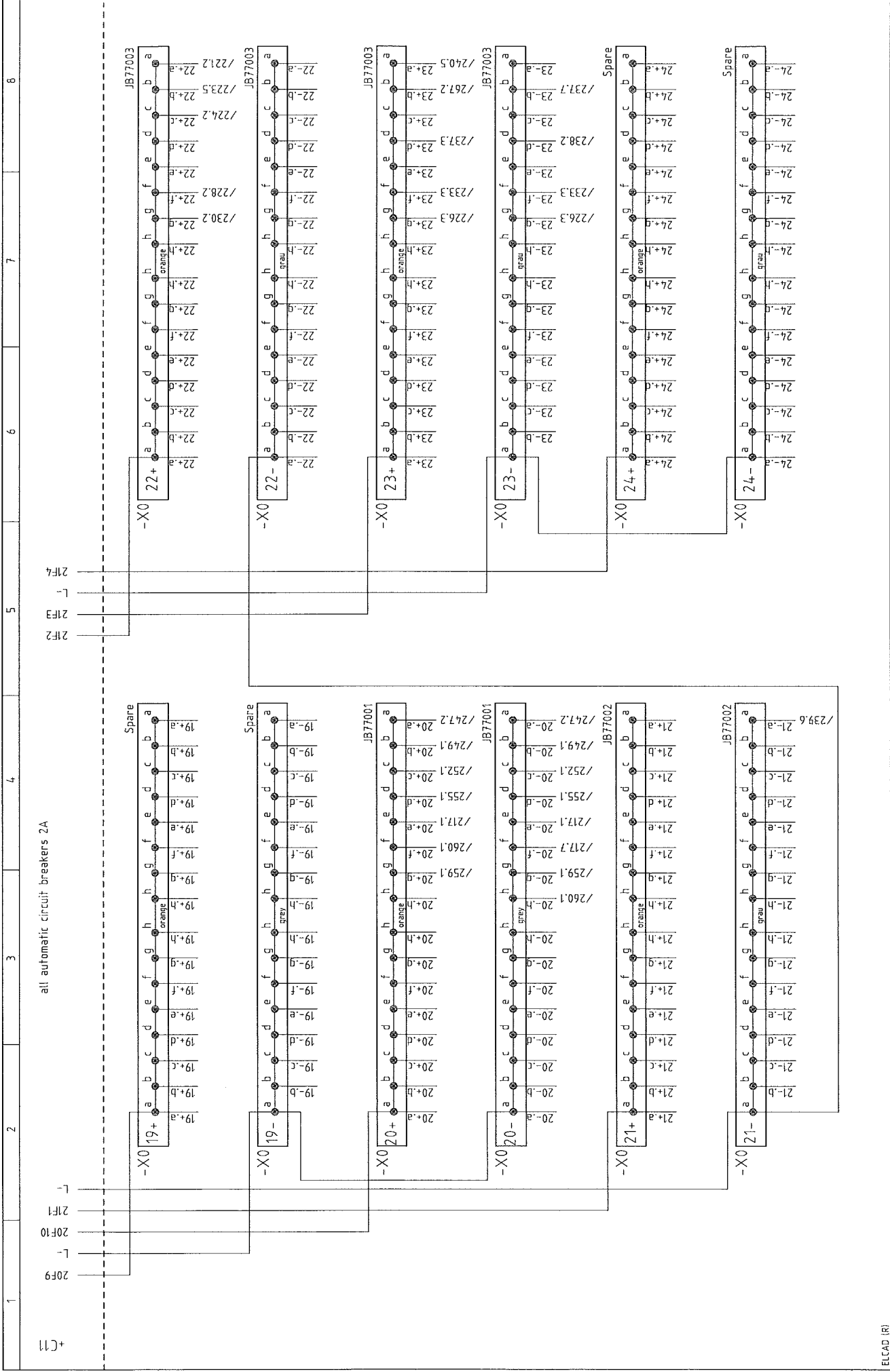
[illegible]

1		2		3		4		5		6		7		8	
Nr. Stck. No. Qty.		Benennung Description		Hersteller Manufacturer		Kennzeichnung Mark		Type		Bemerkung Notes					
1		1 Control cabinet HxBxD: 2200x1000x800mm Schaltschrank HxBxT: 2200x1000x800		Rittal				TS 8012.009 special		RAL 7035					
2		1 Socket element front-+backside 200mm Sockel-Elemente vorn-hinten 200mm		Rittal				TS 8602.000							
3		1 Socket side-panel 200mm Sockel-Blenden seitlich 200mm		Rittal				TS 8602.080							
4		1 Circuit diagram pocket Schaltplan tasche		Rittal				PS 4115.000							
5		4 distance device 50mm Distanzstücke 50mm		Rittal				SZ/DK 7967.000							
6		2 VP 180° hinges, RAL 7035 180° -Scharniere, RAL 7035		Rittal				TS 8800.190							
7		2 Cabinet lighting 14W, with Limit sw., 230V AC Schrankleuchte 14W mit Türendsch., 230V		EVG		1H7, 1S7, 1H8, 1S8		80.14.SK							
8		2 Lamp cover Leuchtenabdeckung		EVG				80.AB.14							
9		2 Cable box Kabeldose		EVG				1654.63							
10		1 Base Unit with CPU Grundgerät mit CPU		ABB		8A1		PM 803F		Feed adjustment Fa. Air Liquide Beistellg. Fa. Air Liquide					
		1 power supply		ABB				SA 802F							
		1 Ethernet Modul 10Base T		ABB				EI 813F							
		1 Feldbus Modul Profibus DP		ABB				FI 830F							
11		2 Regulator 230V AC Regler		ABB		11074A1, 16074A1		Protronic 550		Feed adjustment Fa. Air Liquide					
12		2 Regulator 24V DC Regler		ABB		70074A1, 77074A1		Protronic 550		Feed adjustment Fa. Air Liquide					
13															
14															
15															
Parts list															
ASU Kosice				 AIR LIQUIDE Air Liquide AGS GmbH based:				K.70101				= +C14		D9792705-001	
revision date		13.10.05		Kauwen name		check replaced;		replaced;		Page 1 sh.					

1		2		3		4		5		6		7		8	
Nr.		Stck.		Benennung		Hersteller		Kennzeichnung		Type		Bemerkung			
No.		Qty.		Description		Manufacturer		Mark		Type		Notes			
16		I/O System				ABB				S800		Accessory equipment Air Liquide			
4		Profibus Communications Interface				ABB		DPS3_1_1A, DPS3_2_1A, DPS3_3_1A, DPS3_4_1A		C1830		Beistellg. Fa. Air Liquide			
13		Analog Input modul 1x8 ch., 0(4)-20mA, 0-10V				ABB		DPS3_1_3, DPS3_1_4, DPS3_1_5, DPS3_2_3,		A1810					
								DPS3_2_4, DPS3_2_5, DPS3_2_13, DPS3_3_3,							
								DPS3_3_4, DPS3_3_5, DPS3_4_3, DPS3_4_4							
								DPS3_4_5							
14		Analog Input modul 1x8 ch., Pt100				ABB		DPS3_1_6, DPS3_1_7, DPS3_1_8, DPS3_1_9,		A1830					
								DPS3_2_6, DPS3_2_7, DPS3_2_8, DPS3_2_9,							
								DPS3_3_6, DPS3_3_7, DPS3_3_8, DPS3_4_6,							
								DPS3_4_7, DPS3_4_8							
4		Analog Output modul 1x8 ch., 0(4)-20mA, 14 bit				ABB		DPS3_1_10, DPS3_2_10, DPS3_3_9, DPS3_4_9		A0810					
4		Digital Input modul 24V DC, 2x8 ch.				ABB		DPS3_1_11, DPS3_2_11, DPS3_3_10, DPS3_4_10		D1810					
4		Digital Output modul 24V DC, 2x8 ch., 0.5A				ABB		DPS3_1_12, DPS3_2_12, DPS3_3_11, DPS3_4_11		D0810					
41		Compact Module Termination unit				ABB				TU810V1					
17		Terminals				Weidmüller		X...		WDU, WDU BL, WPE					
		Klemmen													
18		Initiator terminal				Phönix		XN2		EIK1-SVN-24P		Art.-Nr. 2940799			
		Initiator-Klemme													
19		PTC - Terminal				Bürklin		XP3, XP4, XP5		PTC B59990-C120-A70					
		PTC - Klemme				Weidmüller				Klemme: WDK 2,5		a-h/h-a grey			
20		8-stages cross-connection terminal				Wago		X...		727-129/002-000					
		8-Etagen Rangierklemmen a-h/h-a grau										a-h/h-a white			
21		8-stages cross-connection terminal				Wago		X...		727-131/002-000					
		8-Etagen Rangierklemmen a-h/h-a weiß										a-h/h-a orange			
22		8-stages potential terminal				Wago		X...		727-135/002-000					
		8-Etagen Potentialklemmen a-h/h-a orange										a-h/h-a grey			
23		8-stages potential terminal				Wago		X...		727-137/002-000					
		8-Etagen Potentialklemmen a-h/h-a grau													
24		Cover plate orange				Wago				727-117					
		Abschlussplatte orange													
				13.10.2005		ASU Kostice		Parts list		K.70101		=			
c	date	made		Demir-Kauhen				AIR LIQUIDE				+C14			
b	check	stand		replaced:				Air Liquide AGS GmbH				page 2			
a	name	based:		replaced:								sh.			
												D9792705-001			



[illegible]



all automatic circuit breakers 2A

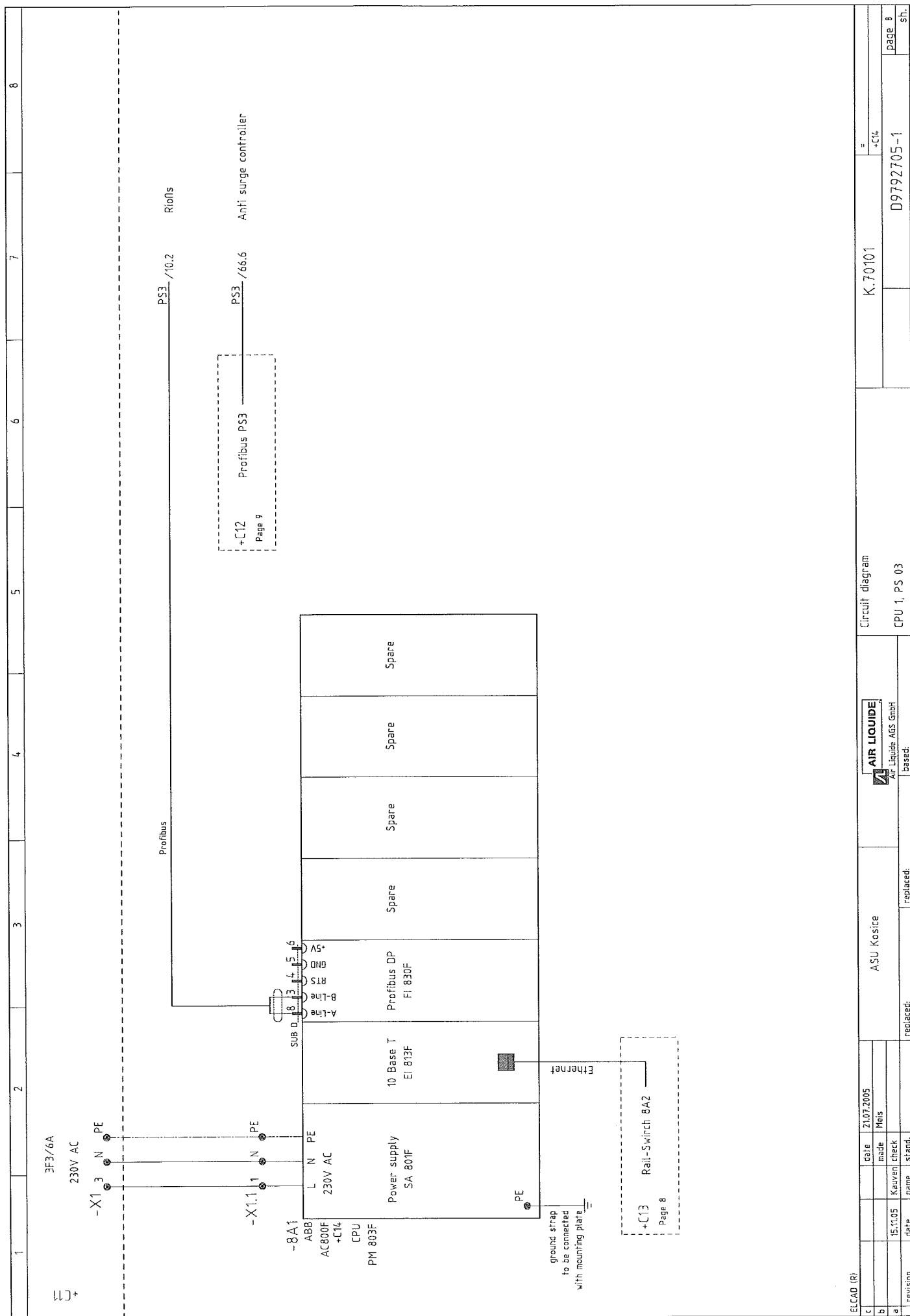
+C11


ELCAD (R)		K.70101		Control voltage 24V DC		D9792705-1		sh.
c	date	21.07.2005	ASU Kosice		Circuit diagram		page 4	
b	made	Meis						
a	revision	15.11.05						
		Kauwen						
		name						
		stand.						
		replaced:						
		replaced:						
		based:						
		AIR LIQUIDE						
		Air Liquide AGS GmbH						

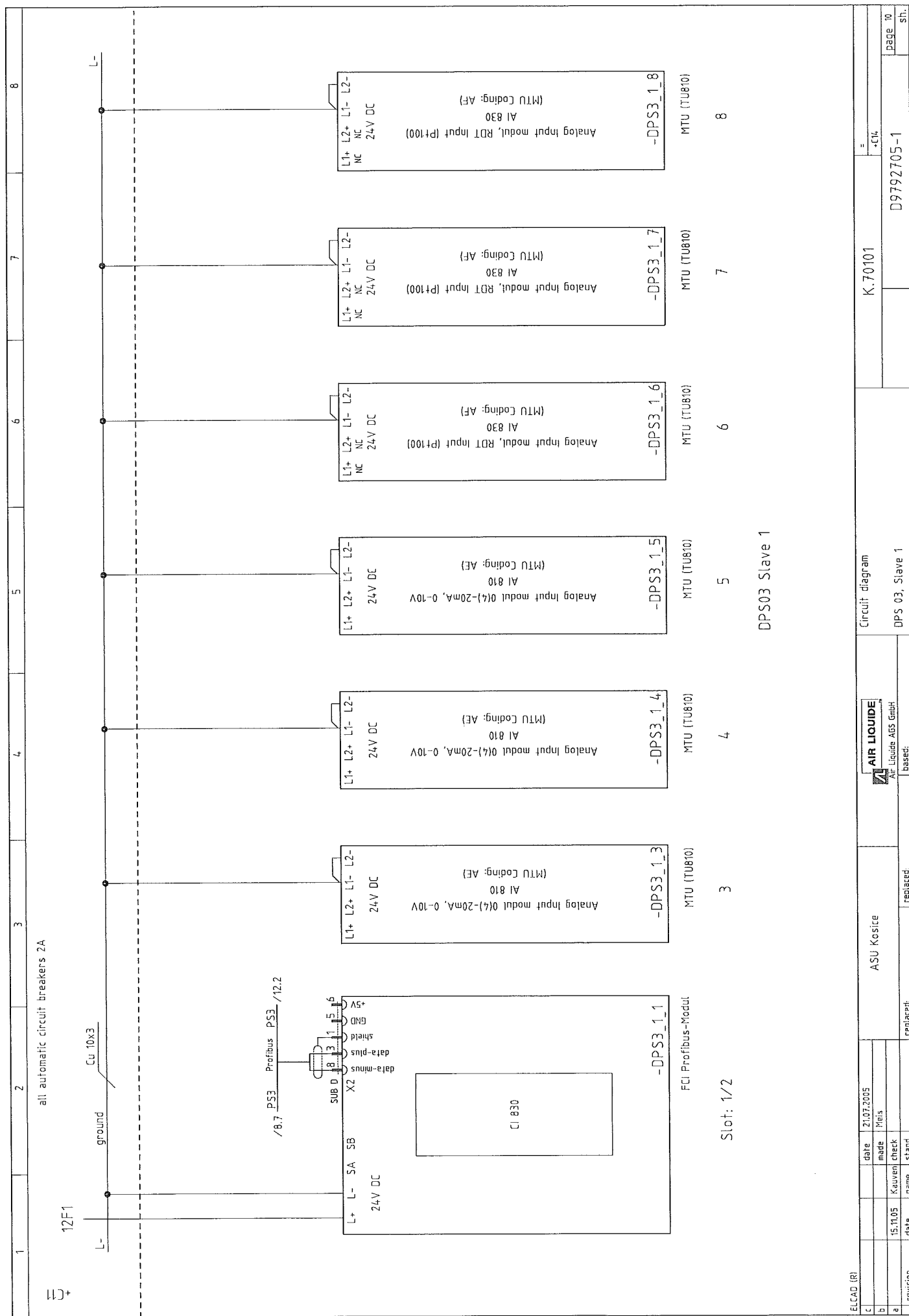
--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--

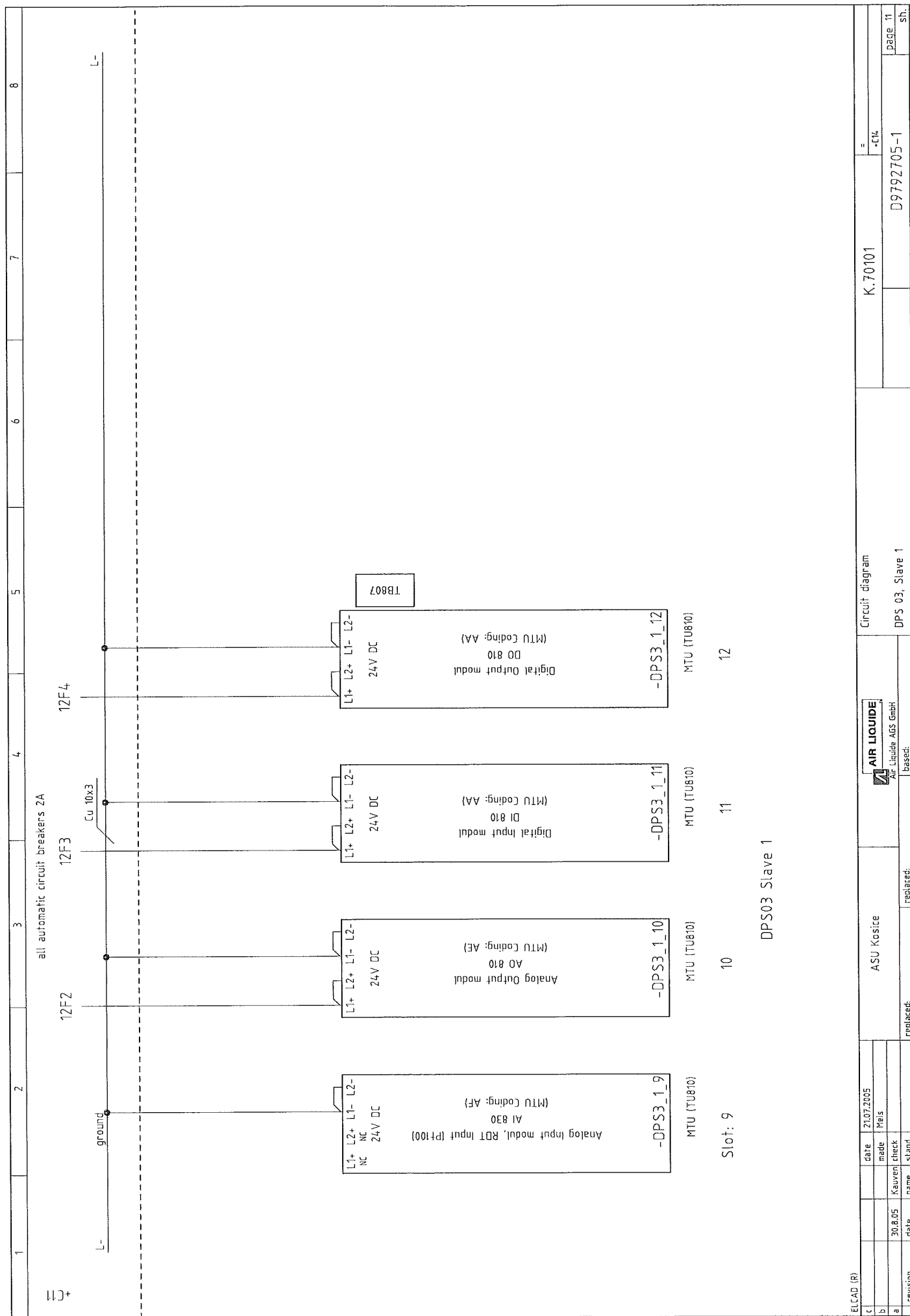
1		2		3		4		5		6		7		8	

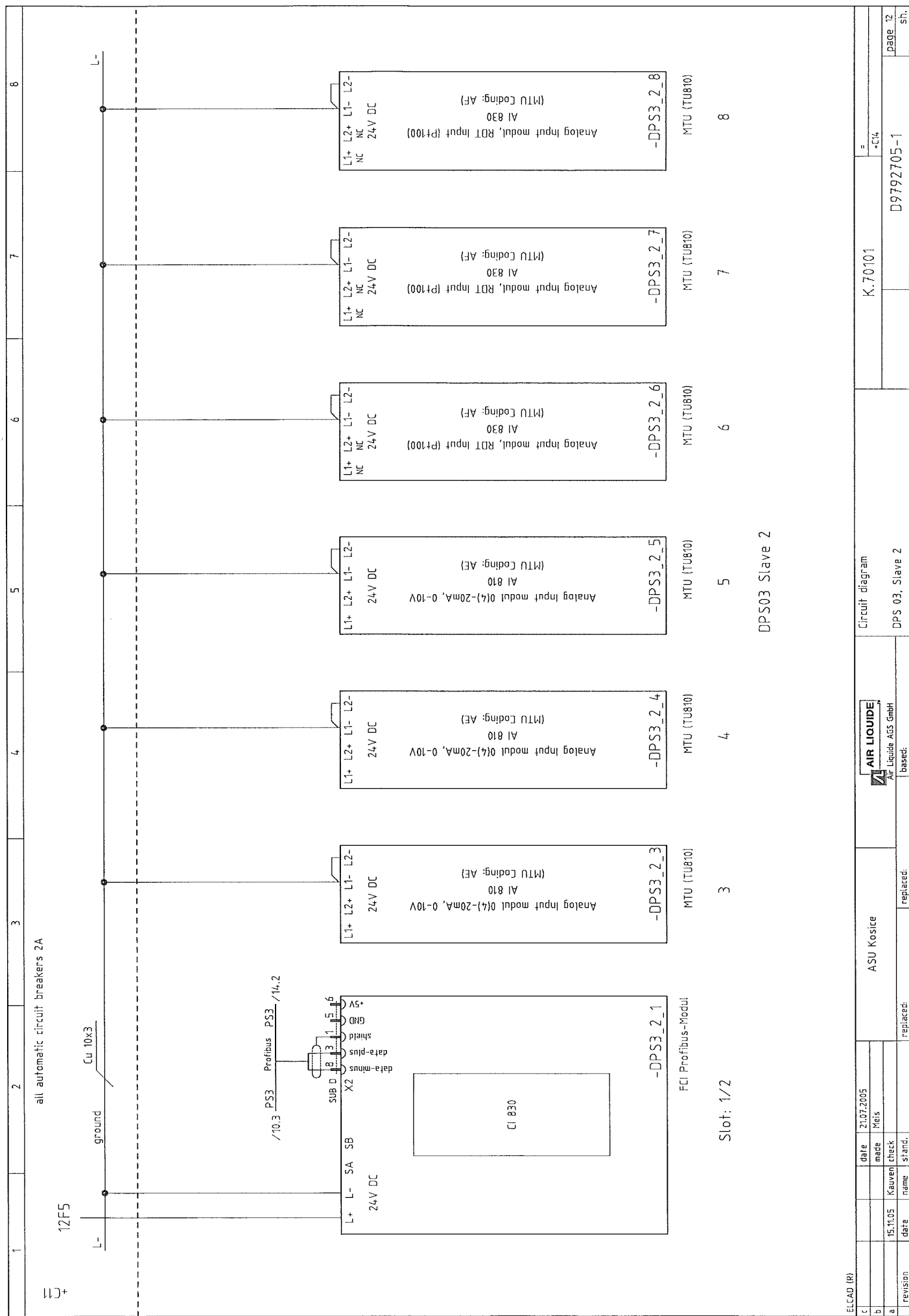
[illegible]

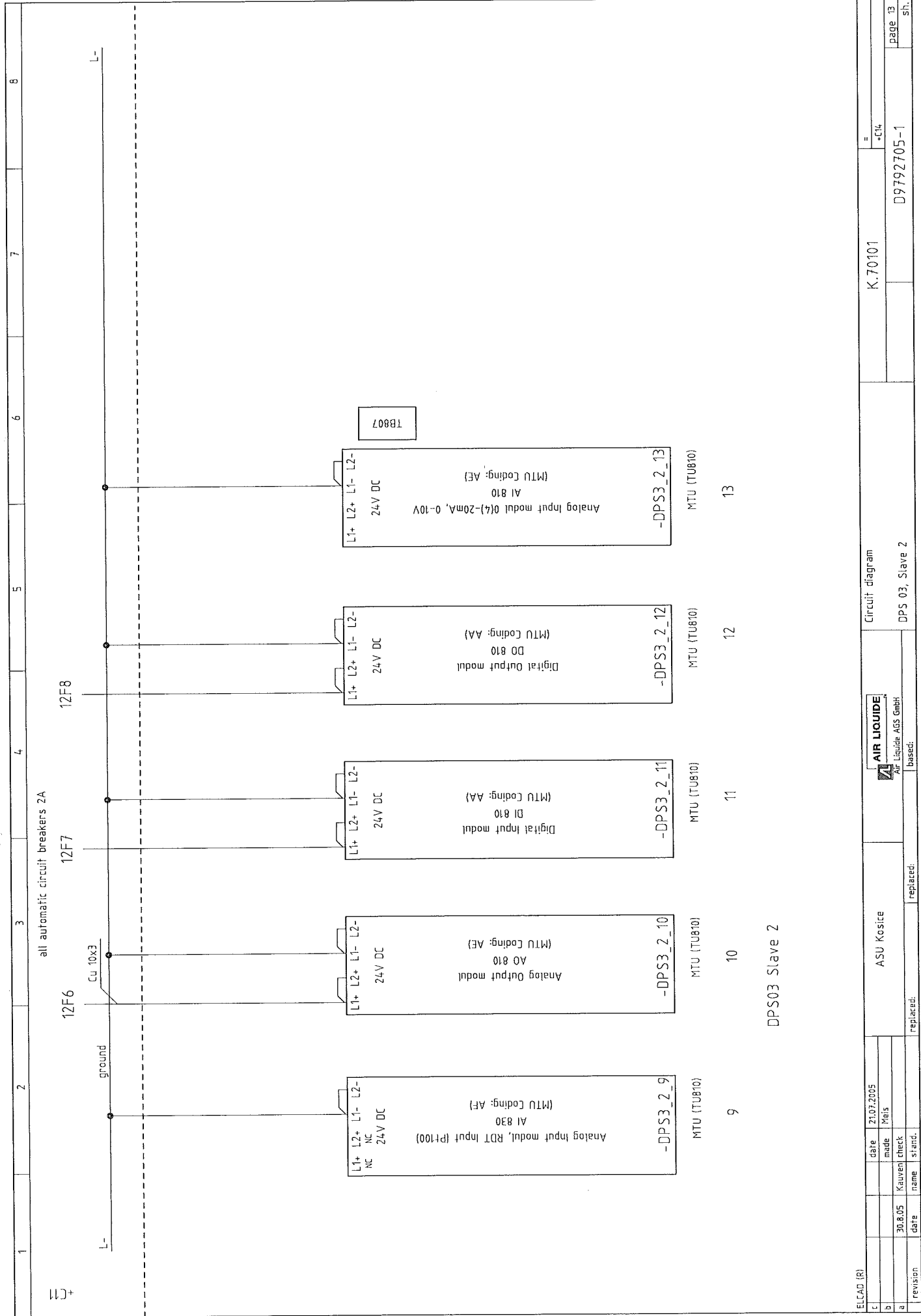


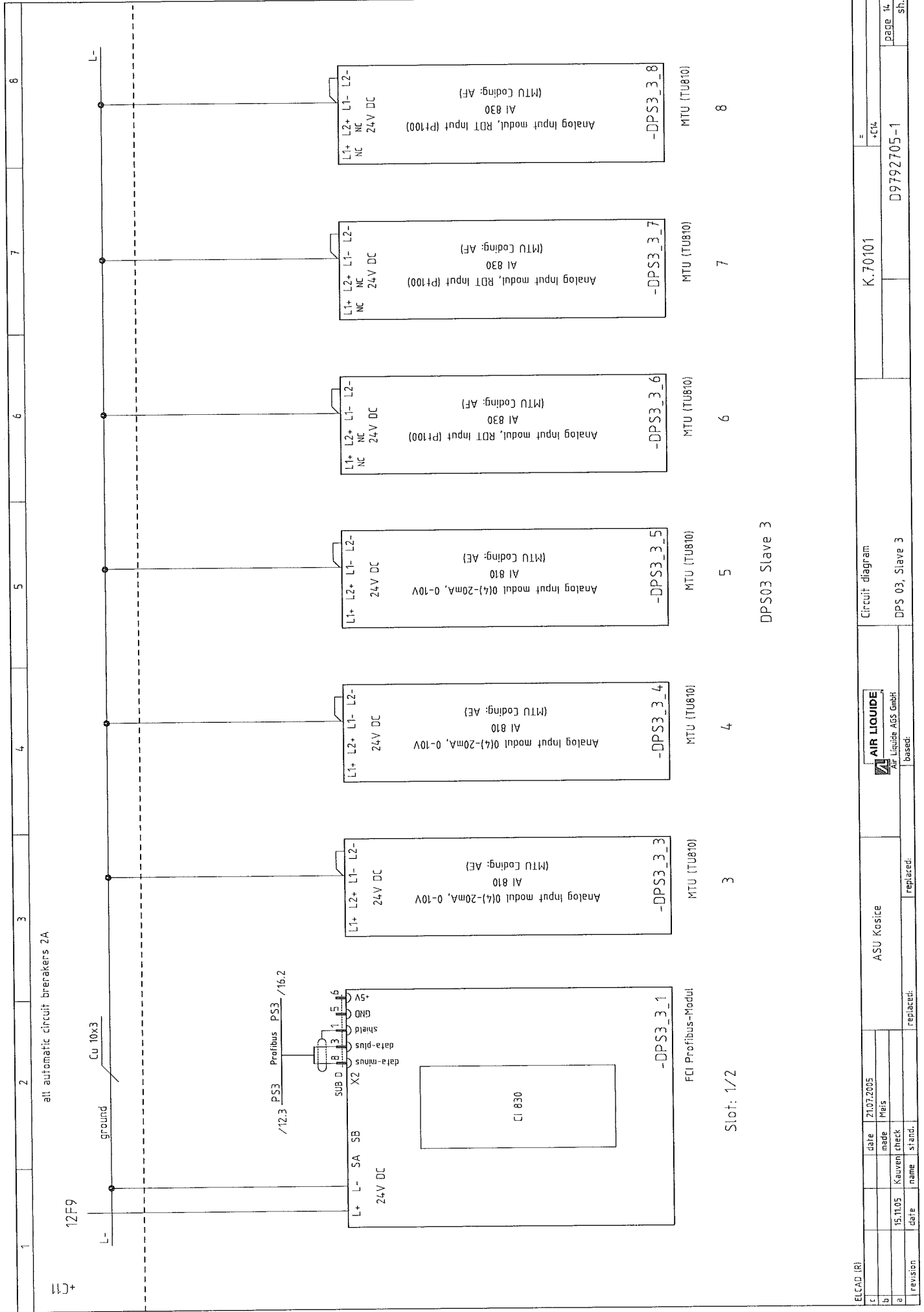
1	2	3	4	5	6	7	8
<div> <div> <div>ELCAD (R)</div> <div> <div> <div>c</div> <div>b</div> <div>a</div> </div> <div> <div>date</div> <div>made</div> <div>check</div> </div> <div> <div>name</div> <div>stand.</div> </div> </div> <div> <div>21.07.2005</div> <div>Meis</div> <div></div> </div> <div> <div>ASU Kosice</div> <div> <div>replaced:</div> <div>replaced:</div> </div> </div> <div> <div> <div> <div>AIR LIQUIDE</div> <div>  </div> </div> <div> <div>Air Liquide AGS GmbH</div> <div>based:</div> </div> </div> <div> <div>Circuit diagram</div> <div>Spare</div> </div> <div> <div>K.70101</div> <div> <div>=</div> <div>-C14</div> </div> </div> <div> <div>09792705-1</div> <div> <div>page 9</div> <div>sh.</div> </div> </div> </div> </div> </div>							

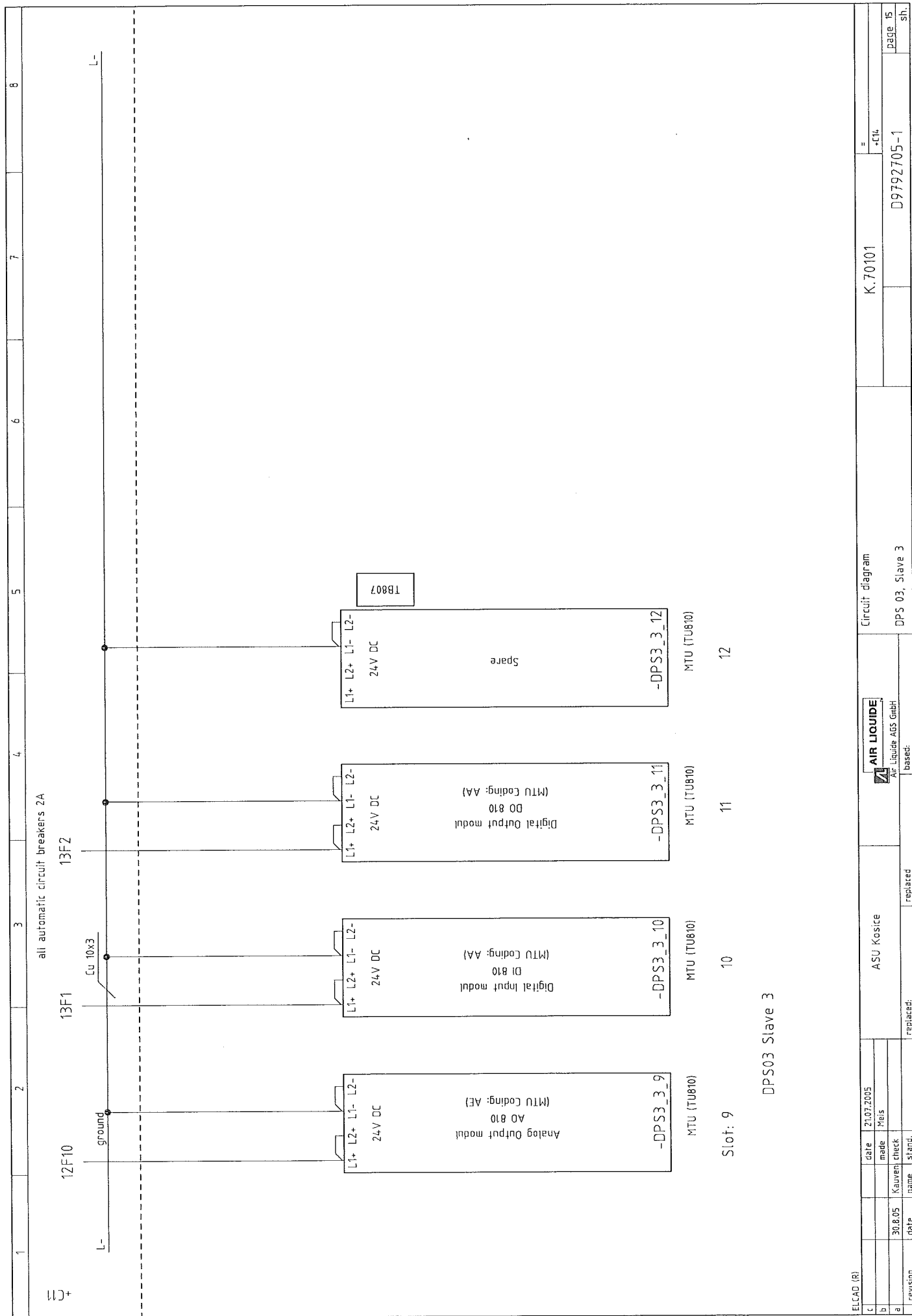


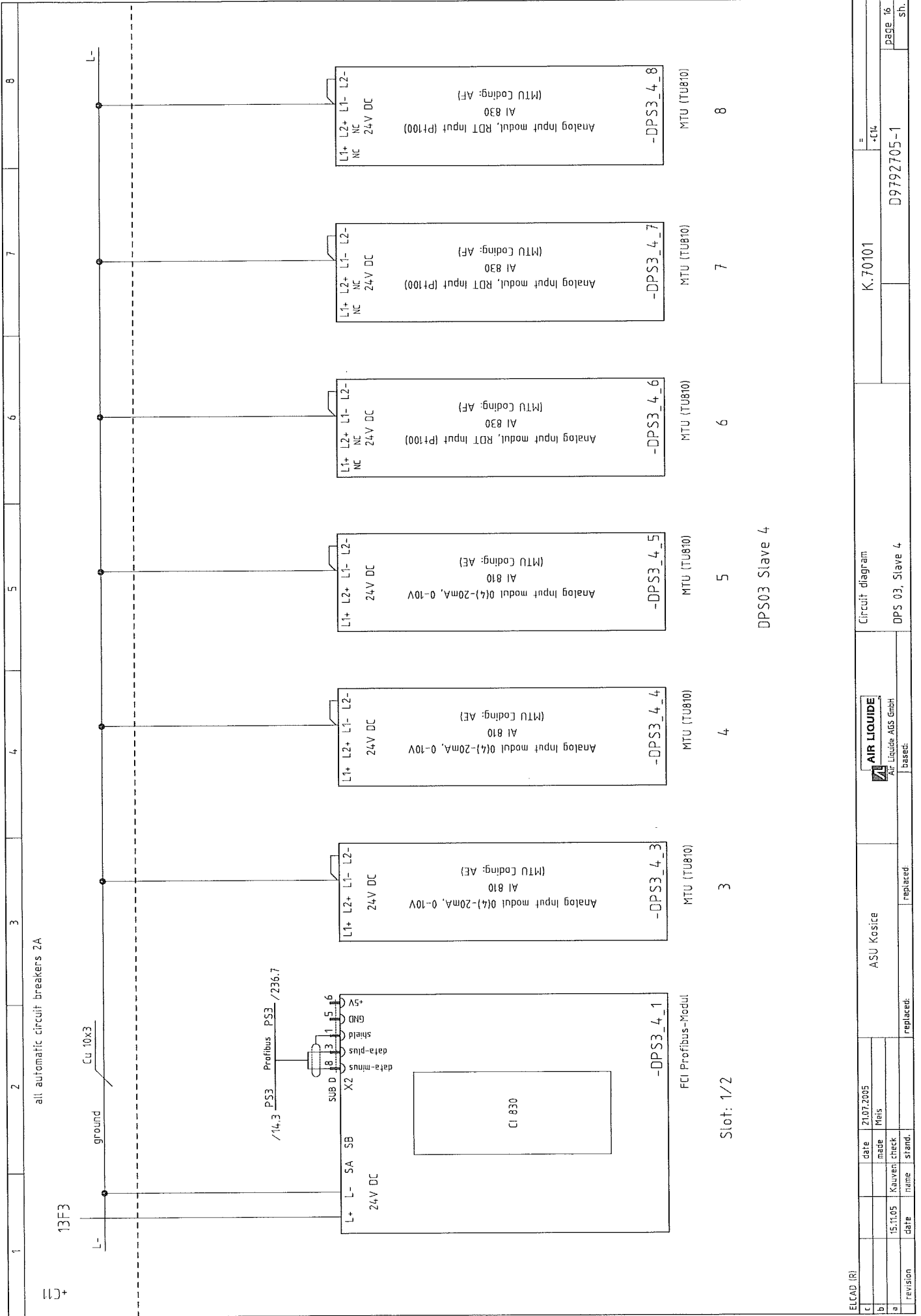




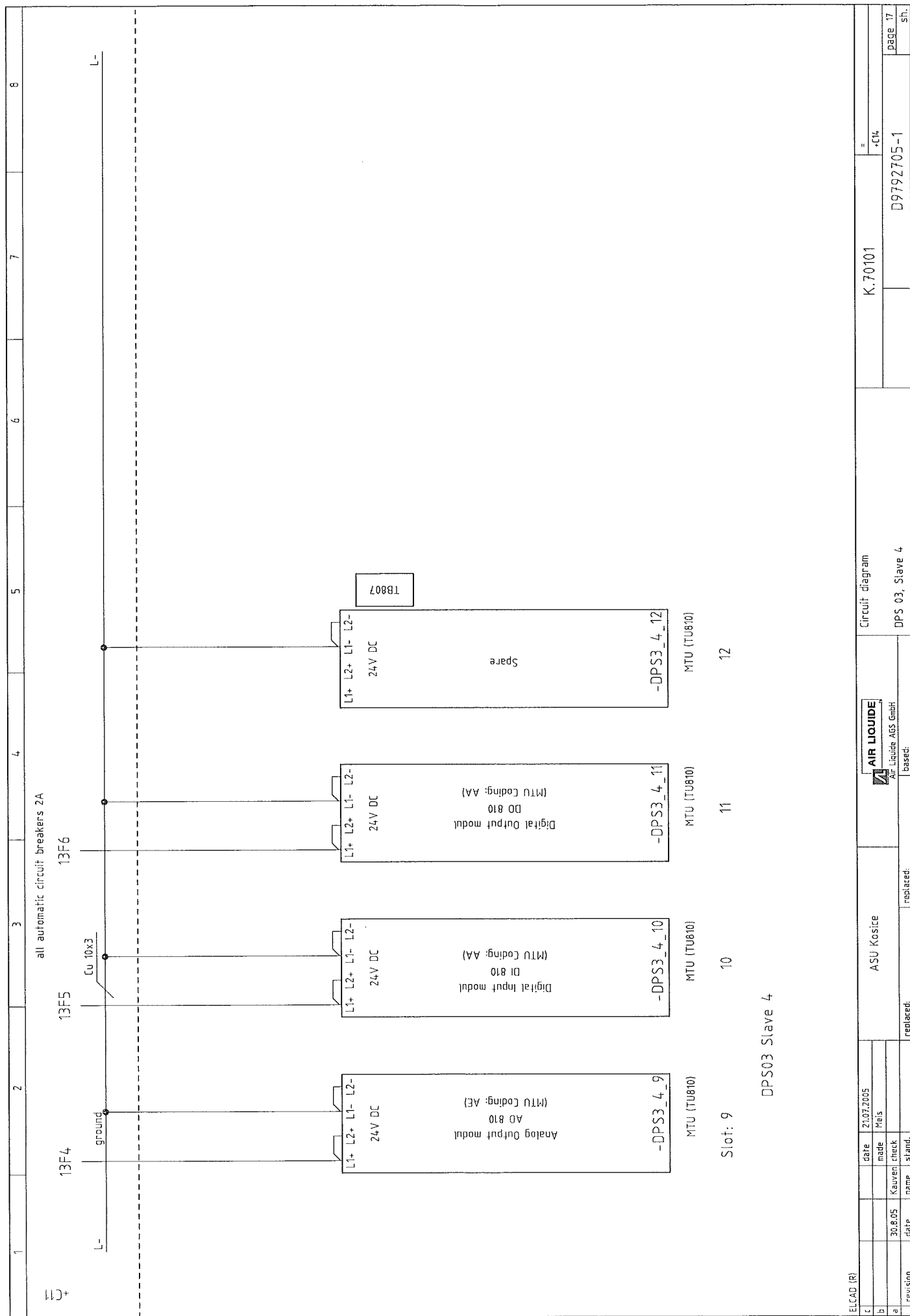








ELCAD (R)		ASU Kosice		Circuit diagram		K.70101		= -C14	
c	date	21.07.2005	made						page 16
b	name	Kauven	check						sh.
a	revision	15.11.05	stand.						
replaced:				replaced:		DPS 03, Slave 4		D9792705--1	
based:				Air LIQUIDE		Air Liquide AGS GmbH			



1	2	3	4	5	6	7	8				
-DPS3_1_3		-DPS3_1_4									
PCS 3		PCS 3									
Slave 1		Slave 1									
Slot 3		Slot 4									
Analog Input		Analog Input									
0(4)-20mA, 0-10V		0(4)-20mA, 0-10V									
<div><div><div>Input Ch1</div><div>C1</div><div>B1</div><div>A1</div></div><div><div>Input Ch2</div><div>C2</div><div>B2</div><div>A2</div></div><div><div>L1+</div><div>+24V</div><div>L1-</div><div>0V</div></div><div><div>Input Ch3</div><div>C3</div><div>B3</div><div>A3</div></div><div><div>Input Ch4</div><div>C4</div><div>B4</div><div>A4</div></div><div><div>Input Ch5</div><div>C5</div><div>B5</div><div>A5</div></div><div><div>Input Ch6</div><div>C6</div><div>B6</div><div>A6</div></div><div><div>Input Ch7</div><div>C7</div><div>B7</div><div>A7</div></div><div><div>Input Ch8</div><div>C8</div><div>B8</div><div>A8</div></div><div><div>L2+</div><div>+24V</div><div>L2-</div><div>0V</div></div><div><div>ABB</div><div>AI 810</div></div></div>		<div><div><div>Input Ch1</div><div>C1</div><div>B1</div><div>A1</div></div><div><div>Input Ch2</div><div>C2</div><div>B2</div><div>A2</div></div><div><div>L1+</div><div>+24V</div><div>L1-</div><div>0V</div></div><div><div>Input Ch3</div><div>C3</div><div>B3</div><div>A3</div></div><div><div>Input Ch4</div><div>C4</div><div>B4</div><div>A4</div></div><div><div>Input Ch5</div><div>C5</div><div>B5</div><div>A5</div></div><div><div>Input Ch6</div><div>C6</div><div>B6</div><div>A6</div></div><div><div>Input Ch7</div><div>C7</div><div>B7</div><div>A7</div></div><div><div>Input Ch8</div><div>C8</div><div>B8</div><div>A8</div></div><div><div>L2+</div><div>+24V</div><div>L2-</div><div>0V</div></div><div><div>ABB</div><div>AI 810</div></div></div>		<div><div><div><div><div>/48.4</div><div>G 11010_I</div></div><div><div>/47.2</div><div>P 11007_I</div></div><div><div>/51.2</div><div>P 11016_I</div></div><div><div>/56.2</div><div>P 11026_I</div></div><div><div>/61.2</div><div>P 11036_I</div></div><div><div>/91.2</div><div>P 11747_I</div></div><div><div>/94.2</div><div>P 11754_I</div></div></div><div><div><div>100Ω</div></div><div><div>100Ω</div></div></div></div></div>				<div><div><div><div><div>/99.2</div><div>P 11854_I</div></div><div><div>/45.2</div><div>PD 10000_I</div></div><div><div><div>100Ω</div></div></div><div><div><div>/86.2</div><div>G 11742_I</div></div><div><div>/85.3</div><div>X 11740_I</div></div><div><div>/88.2</div><div>X 11743_I</div></div><div><div>/90.2</div><div>X 11745_I</div></div><div><div>/93.2</div><div>X 11747_I</div></div></div></div></div></div>			

ELCAD (R)

c		date	21.07.2005	ASU Kosice		Circuit diagram		K.70101		=	+C14
b		made	Meis							page 18	
a		revision								D9792705-1	
		date								sh.	
		name									
		replaced:									
		replaced:									

[illegible]

1	2	3	4	5	6	7	8
-DPS3_1_7		-DPS3_1_8					
PCS 3 Slave 1 Slot 7 Analog Input RDT (Pt100)		PCS 3 Slave 1 Slot 8 Analog Input RDT (Pt100)					
Input Ch1	C1 B1 A1	/58.2	T 11027_I				
Input Ch2	C2 B2 A2	/59.2	T 11031_I				
L1+ L1-	NC 0V						
Input Ch3	C3 B3 A3	/60.2	T 11032_I				
Input Ch4	C4 B4 A4	/62.2	T 11036_I				
Input Ch5	C5 B5 A5	/63.2	T 11037_I				
Input Ch6	C6 B6 A6	/65.2	T 11041_I				
Input Ch7	C7 B7 A7	/75.2	T 11701_I				
Input Ch8	C8 B8 A8	/76.2	T 11703_I				
L2+ L2-	NC 0V						
ABB	AI 830						
Input Ch1	C1 B1 A1	/77.2	T 11715_I				
Input Ch2	C2 B2 A2	/78.2	T 11718_I				
L1+ L1-	NC 0V						
Input Ch3	C3 B3 A3	/79.2	T 11721_I				
Input Ch4	C4 B4 A4	/80.2	T 11730_I				
Input Ch5	C5 B5 A5	/81.2	T 11733_I				
Input Ch6	C6 B6 A6	/82.2	T 11735_I				
Input Ch7	C7 B7 A7	/83.2	T 11737_I				
Input Ch8	C8 B8 A8	/84.2	T 11740_I				
L2+ L2-	NC 0V						
ABB	AI 830						

ELCAD (R)		ASU Kosice		Circuit diagram		K.70101		=		-C14		page 20		sh.		
revision	date	name	check	stand.	replaced:	replaced:	replaced:	replaced:	replaced:	replaced:	replaced:	replaced:	replaced:	replaced:	replaced:	
c	21.07.2005	date	made	Meis	AIR LIQUIDE		I/O allocation DPS 03, slave 1		D9792705-1		D9792705-1		D9792705-1		D9792705-1	
b					AIR LIQUIDE		I/O allocation DPS 03, slave 1		D9792705-1		D9792705-1		D9792705-1		D9792705-1	
a					AIR LIQUIDE		I/O allocation DPS 03, slave 1		D9792705-1		D9792705-1		D9792705-1		D9792705-1	

1	2	3	4	5	6	7	8
-DPS3_1_9		-DPS3_1_10					
PCS 3 Slave 1 Slot 9 Analog Input RDT (P+100)		PCS 3 Slave 1 Slot 10 Analog Output 0-20mA					
Input Ch1 C1 B1 A1		Input Ch2 C2 B2 A2		Output Ch1 C1 A1		100Ω	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		Output Ch2 C2 A2		/48.2	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		Output Ch3 L1+ L1- A3 C3		/66.5	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		Output Ch4 C4 A4		100Ω	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		Output Ch5 C5 A5		100Ω	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		Output Ch6 C6 A6		100Ω	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		Output Ch7 C7 A7		100Ω	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		Output Ch8 C8 A8		100Ω	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1+ L1- Input Ch3 C3 B3 A3		L1+ L1- Input Ch3 C3 B3 A3		L2+ L2- ABB AI 830		+24V 0V	
L1							

1	2	3	4	5	6	7	8
-DPS3_1_11		-DPS3_1_12					
PCS 3 Slave 1 Slot 11 Digital Input		PCS 3 Slave 1 Slot 12 Digital Output					
Input Ch1 C1 ⊗ Input Ch2 B1 ⊗ Input Ch3 C2 ⊗ Input Ch4 B2 ⊗ +24V L1+ 0V (A1-A4) L1- Input Ch5 C3 ⊗ Input Ch6 B3 ⊗ Input Ch7 C4 ⊗ Input Ch8 B4 ⊗ Input Ch9 C5 ⊗ Input Ch10 B5 ⊗ Input Ch11 C6 ⊗ Input Ch12 B6 ⊗ Input Ch13 C7 ⊗ Input Ch14 B7 ⊗ Input Ch15 C8 ⊗ Input Ch16 B8 ⊗ +24V L2+ 0V (A5-A8) L2- ABB DI 810		/48.7 GL 11010_I /270.7 HA 92001_I /72.3 LH 11080_I /73.3 LH 11081_I /74.3 LH 11082_I /96.3 PD 11812_I /98.3 PD 11846_I /68.3 YL 11074.2 /68.4 YL 11074.3 /68.6 YL 11074.1 /268a.3 EA 11501_I /268a.4 EA 70501_I		Output Ch1 C1 ⊗ Output Ch2 B1 ⊗ Output Ch3 C2 ⊗ Output Ch4 B2 ⊗ +24V L1+ 0V (A1-A4) L1- Output Ch5 C3 ⊗ Output Ch6 B3 ⊗ Output Ch7 C4 ⊗ Output Ch8 B4 ⊗ Output Ch9 C5 ⊗ Output Ch10 B5 ⊗ Output Ch11 C6 ⊗ Output Ch12 B6 ⊗ Output Ch13 C7 ⊗ Output Ch14 B7 ⊗ Output Ch15 C8 ⊗ Output Ch16 B8 ⊗ +24V L2+ 0V (A5-A8) L2- ABB DO 810		/71.3 US 11074_0 /271.2 HS 92001_0 /67.6 HS 11074.1_0 /67.8 HS 11074.2_0	
ELCAD (R)		ASU Kosice		Circuit diagram		K.70101	
c		date	21.07.2005	AIR LIQUIDE		=	
b	As built	24.11.06	Kauwen	AIR LIQUIDE		+E14	
a	revision	1.9.05	Kauwen	Air Liquide AGS GmbH		D9792705-1	
		date	stand.	replaced:		page 22	
				based:		sh.	

[illegible]

1	2	3	4	5	6	7	8
-DPS3_2_3		-DPS3_2_4					
PCS 3		PCS 3					
Slave 2		Slave 2					
Slot 3		Slot 4					
Analog Input		Analog Input					
0(4)-20mA, 0-10V		0(4)-20mA, 0-10V					
				</			

1	2	3	4	5	6	7	8		
-DPS3_2_5				-DPS3_2_6					
PCS 3 Slave 2 Slot 5 Analog Input 0(4)-20mA, 0-10V		C1 B1 A1 C2 B2 A2 L1+ L1- +24V 0V C3 B3 A3 C4 B4 A4 C5 B5 A5 C6 B6 A6 C7 B7 A7 C8 B8 A8 L2+ L2- +24V 0V ABB AI 810		C1 B1 A1 C2 B2 A2 L1+ L1- +24V 0V C3 B3 A3 C4 B4 A4 C5 B5 A5 C6 B6 A6 C7 B7 A7 C8 B8 A8 L2+ L2- +24V 0V ABB AI 810		C1 B1 A1 C2 B2 A2 L1+ L1- +24V 0V C3 B3 A3 C4 B4 A4 C5 B5 A5 C6 B6 A6 C7 B7 A7 C8 B8 A8 L2+ L2- +24V 0V ABB AI 810		C1 B1 A1 C2 B2 A2 L1+ L1- +24V 0V C3 B3 A3 C4 B4 A4 C5 B5 A5 C6 B6 A6 C7 B7 A7 C8 B8 A8 L2+ L2- +24V 0V ABB AI 810	
/14.5.2 X 16736_I		/14.5.2 X 16736_I		/14.5.2 X 16736_I		/14.5.2 X 16736_I			
/14.6.2 X 16737_I		/14.6.2 X 16737_I		/14.6.2 X 16737_I		/14.6.2 X 16737_I			
/14.8.2 X 16738_I		/14.8.2 X 16738_I		/14.8.2 X 16738_I		/14.8.2 X 16738_I			
/14.9.2 X 16739_I		/14.9.2 X 16739_I		/14.9.2 X 16739_I		/14.9.2 X 16739_I			
/15.1.2 X 16740_I		/15.1.2 X 16740_I		/15.1.2 X 16740_I		/15.1.2 X 16740_I			
/15.2.2 X 16741_I		/15.2.2 X 16741_I		/15.2.2 X 16741_I		/15.2.2 X 16741_I			
/15.4.2 X 16743_I		/15.4.2 X 16743_I		/15.4.2 X 16743_I		/15.4.2 X 16743_I			
/15.5.2 X 16744_I		/15.5.2 X 16744_I		/15.5.2 X 16744_I		/15.5.2 X 16744_I			
/16.011_I		/16.011_I		/16.011_I		/16.011_I			
/16.015_I		/16.015_I		/16.015_I		/16.015_I			
/16.021_I		/16.021_I		/16.021_I		/16.021_I			
/16.025_I		/16.025_I		/16.025_I		/16.025_I			
/16.031_I		/16.031_I		/16.031_I		/16.031_I			
/16.035_I		/16.035_I		/16.035_I		/16.035_I			
/16.041_I		/16.041_I		/16.041_I		/16.041_I			
/16.045_I		/16.045_I		/16.045_I		/16.045_I			
/16.049_I		/16.049_I		/16.049_I		/16.049_I			
/16.053_I		/16.053_I		/16.053_I		/16.053_I			
/16.057_I		/16.057_I		/16.057_I		/16.057_I			
/16.061_I		/16.061_I		/16.061_I		/16.061_I			
/16.065_I		/16.065_I		/16.065_I		/16.065_I			
/16.069_I		/16.069_I		/16.069_I		/16.069_I			
/16.073_I		/16.073_I		/16.073_I		/16.073_I			
/16.077_I		/16.077_I		/16.077_I		/16.077_I			
/16.081_I		/16.081_I		/16.081_I		/16.081_I			
/16.085_I		/16.085_I		/16.085_I		/16.085_I			
/16.089_I		/16.089_I		/16.089_I		/16.089_I			
/16.093_I		/16.093_I		/16.093_I		/16.093_I			
/16.097_I		/16.097_I		/16.097_I		/16.097_I			
/16.101_I		/16.101_I		/16.101_I		/16.101_I			
/16.105_I		/16.105_I		/16.105_I		/16.105_I			
/16.109_I		/16.109_I		/16.109_I		/16.109_I			
/16.113_I		/16.113_I		/16.113_I		/16.113_I			
/16.117_I		/16.117_I		/16.117_I		/16.117_I			
/16.121_I		/16.121_I		/16.121_I		/16.121_I			
/16.125_I		/16.125_I		/16.125_I		/16.125_I			
/16.129_I		/16.129_I		/16.129_I		/16.129_I			
/16.133_I		/16.133_I		/16.133_I		/16.133_I			
/16.137_I		/16.137_I		/16.137_I		/16.137_I			
/16.141_I		/16.141_I		/16.141_I		/16.141_I			
/16.145_I		/16.145_I		/16.145_I		/16.145_I			
/16.149_I		/16.149_I		/16.149_I		/16.149_I			
/16.153_I		/16.153_I		/16.153_I		/16.153_I			
/16.157_I		/16.157_I		/16.157_I		/16.157_I			
/16.161_I		/16.161_I		/16.161_I		/16.161_I			
/16.165_I		/16.165_I		/16.165_I		/16.165_I			
/16.169_I		/16.169_I		/16.169_I		/16.169_I			
/16.173_I		/16.173_I		/16.173_I		/16.173_I			
/16.177_I		/16.177_I		/16.177_I		/16.177_I			
/16.181_I		/16.181_I		/16.181_I		/16.181_I			
/16.185_I		/16.185_I		/16.185_I		/16.185_I			
/16.189_I		/16.189_I		/16.189_I		/16.189_I			
/16.193_I		/16.193_I		/16.193_I		/16.193_I			
/16.197_I		/16.197_I		/16.197_I		/16.197_I			
/16.201_I		/16.201_I		/16.201_I		/16.201_I			
/16.205_I		/16.205_I		/16.205_I		/16.205_I			
/16.209_I		/16.209_I		/16.209_I		/16.209_I			
/16.213_I		/16.213_I		/16.213_I		/16.213_I			
/16.217_I		/16.217_I		/16.217_I		/16.217_I			
/16.221_I		/16.221_I		/16.221_I		/16.221_I			
/16.225_I		/16.225_I		/16.225_I		/16.225_I			
/16.229_I		/16.229_I		/16.229_I		/16.229_I			
/16.233_I		/16.233_I		/16.233_I		/16.233_I			
/16.237_I		/16.237_I		/16.237_I		/16.237_I			
/16.241_I		/16.241_I		/16.241_I		/16.241_I			
/16.245_I		/16.245_I		/16.245_I		/16.245_I			
/16.249_I		/16.249_I		/16.249_I		/16.249_I			
/16.253_I		/16.253_I		/16.253_I		/16.253_I			
/16.257_I		/16.257_I		/16.257_I		/16.257_I			
/16.261_I		/16.261_I		/16.261_I		/16.261_I			
/16.265_I		/16.265_I		/16.265_I		/16.265_I			
/16.269_I		/16.269_I		/16.269_I		/16.269_I			
/16.273_I		/16.273_I		/16.273_I		/16.273_I			
/16.277_I		/16.277_I		/16.277_I		/16.277_I			
/16.281_I		/16.281_I		/16.281_I		/16.281_I			
/16.285_I		/16.285_I		/16.285_I		/16.285_I			
/16.289_I		/16.289_I		/16.289_I		/16.289_I			
/16.293_I		/16.293_I		/16.293_I		/16.293_I			
/16.297_I		/16.297_I		/16.297_I		/16.297_I			
/16.301_I		/16.301_I		/16.301_I		/16.301_I			
/16.305_I		/16.305_I		/16.305_I		/16.305_I			
/16.309_I		/16.309_I		/16.309_I		/16.309_I			
/16.313_I		/16.313_I		/16.313_I		/16.313_I			
/16.317_I		/16.317_I		/16.317_I		/16.317_I			
/16.321_I		/16.321_I		/16.321_I		/16.321_I			
/16.325_I		/16.325_I		/16.325_I		/16.325_I			
/16.329_I		/16.329_I		/16.329_I		/16.329_I			
/16.333_I		/16.333_I		/16.333_I		/16.333_I			
/16.337_I		/16.337_I		/16.337_I		/16.337_I			
/16.341_I		/16.341_I		/16.341_I		/16.341_I			
/16.345_I		/16.345_I		/16.345_I		/16.345_I			
/16.349_I		/16.349_I		/16.349_I		/16.349_I			
/16.353_I		/16.353_I		/16.353_I		/16.353_I			
/16.357_I		/16.357_I		/16.357_I		/16.357_I			
/16.361_I		/16.361_I		/16.361_I		/16.361_I			
/16.365_I		/16.365_I		/16.365_I		/16.365_I			
/16.369_I		/16.369_I		/16.369_I		/16.369_I			
/16.373_I		/16.373_I		/16.373_I		/16.373_I			
/16.377_I		/16.377_I		/16.377_I		/16.377_I			
/16.381_I		/16.381_I		/16.381_I		/16.381_I			
/16.385_I		/16.385_I		/16.385_I		/16.385_I			
/16.389_I		/16.389_I		/16.389_I		/16.389_I			
/16.393_I		/16.393_I		/16.393_I		/16.393_I			
/16.397_I		/16.397_I		/16.397_I		/16.397_I			
/16.401_I		/16.401_I		/16.401_I		/16.401_I			
/16.405_I		/16.405_I		/16.405_I		/16.405_I			
/16.409_I		/16.409_I		/16.409_I		/16.409_I			
/16.413_I		/16.413_I		/16.413_I		/16.413_I			
/16.417_I		/16.417_I		/16.417_I		/16.417_I			
/16.421_I		/16.421_I		/16.421_I		/16.421_I			
/16.425_I		/16.425_I		/16.425_I		/16.425_I			
/16.429_I		/16.429_I		/16.429_I		/16.429_I			
/16.433_I		/16.433_I		/16.433_I		/16.433_I			
/16.437_I		/16.437_I		/16.437_I		/16.437_I			
/16.441_I		/16.441_I		/16.441_I		/16.441_I			
/16.445_I		/16.445_I		/16.445_I		/16.445_I			
/16.449_I		/16.449_I		/16.449_I		/16.449_I			
/16.453_I		/16.453_I		/16.453_I		/16.453_I			
/16.457_I		/16.457_I		/16.457_I		/16.457_I			
/16.461_I		/16.461_I		/16.461_I		/16.461_I			
/16.465_I		/16.465_I		/16.465_I		/16.465_I			
/16.469_I		/16.469_I		/16.469_I		/16.469_I			
/16.473_I		/16.473_I		/16.473_I		/16.473_I			
/16.477_I		/16.477_I		/16.477_I		/16.477_I			
/16.481_I		/16.481_I		/16.481_I		/16.481_I			
/16.485_I		/16.485_I		/16.485_I		/16.485_I			
/16.489_I		/16.489_I		/16.489_I		/16.489_I			
/16.493_I		/16.493_I		/16.493_I		/16.493_I			
/16.497_I		/16.497_I		/16.497_I		/16.497_I			
/16.501_I		/16.501_I		/16.501_I		/16.501_I			
/16.505_I		/16.505_I		/16.505_I		/16.505_I			
/16.509_I		/16.509_I		/16.509_I		/16.509_I			
/16.513_I		/16.513_I		/16.513_I		/16.513_I			
/16.517_I		/16.517_I		/16.517_I		/16.517_I			
/16.521_I		/16.521_I		/16.521_I		/16.521_I			
/16.525_I		/16.525_I		/16.525_I		/16.525_I			
/16.529_I		/16.529_I		/16.529_I		/16.529_I			
/16.533_I		/16.533_I		/16.533_I		/16.533_I			
/16.537_I		/16.537_I		/16.537_I		/16.537_I			
/16.541_I		/16.541_I		/16.541_I		/16.541_I			
/16.545_I		/16.545_I		/16.545_I		/16.545_I			
/16.549_I		/16.549_I		/16.549_I		/16.549_I			
/16.553_I		/16.553_I		/16.553_I		/16.553_I			
/16.557_I		/16.557_I		/16.557_I		/16.557_I			
/16.561_I		/16.561_I		/16.561_I		/16.561_I			
/16.565_I		/16.565_I		/16.565_I		/16.565_I			
/16.569_I		/16.569_I		/16.569_I		/16.569_I			
/16.573_I		/16.573_I		/16.573_I		/16.573_I			
/16.577_I		/16.577_I		/16.577_I		/16.577_I			
/16.581_I		/16.581_I		/16.581_I		/16.581_I			
/16.585_I		/16.585_I		/16.585_I		/16.585_I			
/16.589_I		/16.589_I		/16.589_I		/16.589_I			
/16.593_I		/16.593_I		/16.593_I		/16.593_I			
/16.597_I		/16.597_I		/16.597_I		/16.597_I			
/16.601_I		/16.601_I		/16.601_I		/16.601_I			
/16.605_I		/16.605_I		/16.605_I		/16.605_I			
/16.609_I		/16.609_I		/16.609_I		/16.609_I			
/16.613_I		/16.613_I		/16.613_I		/16.613_I			
/16.617_I		/16.617_I		/16.617_I		/16.617_I			
/16.621_I		/16.621_I		/16.621_I		/16.621_I			
/16.625_I		/16.625_I		/16.625_I		/16.625_I			
/16.629_I		/16.629_I		/16.629_I		/16.629_I			
/16.633_I		/16.633_I		/16.633_I		/16.633_I			
/16.637_I		/16.637_I		/16.637_I		/16.637_I			
/16.641_I		/16.641_I		/16.641_I		/16.641_I			
/16.645_I		/16.645_I		/16.645_I		/16.645_I			
/16.649_I		/16							

[illegible]

1		2		3		4		5		6		7		8	
-DPS3_2_11															
PCS 3															
Slave 2															
Slot 11															
Digital Input															
Input Ch1		C1		⊗		/106.6		GL 16010_I		Output Ch1		C1		⊗	
Input Ch2		B1		⊗		/106.7		GH 16010_I		Output Ch2		B1		⊗	
Input Ch3		C2		⊗		/124.3		GL 16074_I		Output Ch3		C2		⊗	
Input Ch4		B2		⊗		/124.4		GH 16074_I		Output Ch4		B2		⊗	
+24V		L1+								+24V		L1+			
0V (A1-A4)		L1-								0V (A1-A4)		L1-			
Input Ch5		C3		⊗						Output Ch5		C3		⊗	
Input Ch6		B3		⊗		/123.3		GH 16073_I		Output Ch6		B3		⊗	
Input Ch7		C4		⊗		/123.4		GL 16073_I		Output Ch7		C4		⊗	
Input Ch8		B4		⊗						Output Ch8		B4		⊗	
Input Ch9		C5		⊗						Output Ch9		C5		⊗	
Input Ch10		B5		⊗						Output Ch10		B5		⊗	
Input Ch11		C6		⊗		/120.6		GH 16071_I		Output Ch11		C6		⊗	
Input Ch12		B6		⊗		/120.7		GL 16071_I		Output Ch12		B6		⊗	
Input Ch13		C7		⊗		/130.3		YL 16074.2		Output Ch13		C7		⊗	
Input Ch14		B7		⊗		/130.4		YL 16074.3		Output Ch14		B7		⊗	
Input Ch15		C8		⊗		/130.6		YL 16074.1		Output Ch15		C8		⊗	
Input Ch16		B8		⊗						Output Ch16		B8		⊗	
+24V		L2+								+24V		L2+			
0V (A5-A8)		L2-								0V (A5-A8)		L2-			
ABB		DI 810								ABB		DO 810			
-DPS3_2_12															
PCS 3															
Slave 2															
Slot 12															
Digital Output															
/125.2 US 16074_0															
/120.3 US 16071_0															
/128.6 HS 16074.1_0															
/128.8 HS 16074.2_0															
Circuit diagram															
I/O allocation DPS 03, slave 2															
K.70101															
D9792705-1															
page 28															
sh.															

1	2	3	4	5	6	7	8
-DPS3_2_13							
PCS 3							
Slave 2							
Slot 13							
Analog Input							
0(4)-20mA, 0-10V							
Input Ch1			C1 B1 A1	100Ω			
Input Ch2			C2 B2 A2	100Ω			
L1+ L1-			+24V 0V				
Input Ch3			C3 B3 A3	100Ω			
Input Ch4			C4 B4 A4	/157.2	L 16812_I		
Input Ch5			C5 B5 A5	/118.4	P 16045_I		
Input Ch6			C6 B6 A6	/103.4	F 16007_I		
Input Ch7			C7 B7 A7	/123a.2	GI 16073_I		
Input Ch8			C8 B8 A8	100Ω			
L2+ L2-			+24V 0V				
ABB			AI 810				
ELCAD (R)							
c	date		21.07.2005		ASU Kosice		Circuit diagram
b	As built	24.11.06	Kauven	made	Mels	AIR LIQUIDE	
a	revision	15.11.05	Kauven	check		Air Liquide AGS GmbH	
replaced:			replaced:		replaced:		based:
D9792705-1			sh.		D9792705-1		sh.
K.70101			=		+C14		page 29
I/O allocation DPS 03, slave 2							

ELCAD (R)

c

21.07.2005

date

21.07.2005

date

21.07.2005

date

21.07.2005

date

b1

As built

24.11.06

Kaaven

made

Meis

a

revision

15.11.05

Kaaven

check

stand.

replaced:

replaced:

replaced:

ASU Kosice

AIR LIQUIDE

Air Liquide AGS GmbH

Circuit diagram

I/O allocation DPS 03, slave 2

K.70101

=

+C14

D9792705-1

page 29


sh.

1	2	3	4	5	6	7	8
-DPS3_3_3		-DPS3_3_4					
PCS 3 Slave 3 Slot 3 Analog Input 0(4)-20mA, 0-10V		PCS 3 Slave 3 Slot 4 Analog Input 0(4)-20mA, 0-10V					
<div><div>100Ω</div><div>Input Ch1 C1 B1 A1</div></div>		<div><div>100Ω</div><div>Input Ch1 C1 B1 A1</div></div>					
<div><div>100Ω</div><div>Input Ch2 C2 B2 A2</div></div>		<div><div>100Ω</div><div>Input Ch2 C2 B2 A2</div></div>					
<div><div>100Ω</div><div>L1+ L1- Input Ch3 C3 B3 A3</div></div>		<div><div>100Ω</div><div>L1+ L1- Input Ch3 C3 B3 A3</div></div>					
<div><div>100Ω</div><div>Input Ch4 C4 B4 A4</div></div>		<div><div>100Ω</div><div>Input Ch4 C4 B4 A4</div></div>					
<div><div>100Ω</div><div>Input Ch5 C5 B5 A5</div></div>		<div><div>100Ω</div><div>Input Ch5 C5 B5 A5</div></div>					
<div><div>100Ω</div><div>Input Ch6 C6 B6 A6</div></div>		<div><div>100Ω</div><div>Input Ch6 C6 B6 A6</div></div>					
<div><div>100Ω</div><div>Input Ch7 C7 B7 A7</div></div>		<div><div>100Ω</div><div>Input Ch7 C7 B7 A7</div></div>					
<div><div>100Ω</div><div>Input Ch8 C8 B8 A8</div></div>		<div><div>100Ω</div><div>Input Ch8 C8 B8 A8</div></div>					
<div><div>100Ω</div><div>L2+ L2- ABB AI 810</div></div>		<div><div>100Ω</div><div>L2+ L2- ABB AI 810</div></div>					

1	2	3	4	5	6	7	8
-DPS3_3_7		-DPS3_3_8					
PCS 3 Slave 3 Slot 7 Analog Input RDT (P100)		PCS 3 Slave 3 Slot 8 Analog Input RDT (P100)					
<div><div>Input Ch1</div><div>C1 B1 A1</div></div> <div><div>Input Ch2</div><div>C2 B2 A2</div></div> <div><div>L1+ L1-</div><div>NC OV</div></div> <div><div>Input Ch3</div><div>C3 B3 A3</div></div> <div><div>Input Ch4</div><div>C4 B4 A4</div></div> <div><div>Input Ch5</div><div>C5 B5 A5</div></div> <div><div>Input Ch6</div><div>C6 B6 A6</div></div> <div><div>Input Ch7</div><div>C7 B7 A7</div></div> <div><div>Input Ch8</div><div>C8 B8 A8</div></div> <div><div>L2+ L2-</div><div>NC OV</div></div> <div><div>ABB AI 830</div></div>		<div><div>Input Ch1</div><div>C1 B1 A1</div></div> <div><div>Input Ch2</div><div>C2 B2 A2</div></div> <div><div>L1+ L1-</div><div>NC OV</div></div> <div><div>Input Ch3</div><div>C3 B3 A3</div></div> <div><div>Input Ch4</div><div>C4 B4 A4</div></div> <div><div>Input Ch5</div><div>C5 B5 A5</div></div> <div><div>Input Ch6</div><div>C6 B6 A6</div></div> <div><div>Input Ch7</div><div>C7 B7 A7</div></div> <div><div>Input Ch8</div><div>C8 B8 A8</div></div> <div><div>L2+ L2-</div><div>NC OV</div></div> <div><div>ABB AI 830</div></div>		<div><div>Input Ch1</div><div>C1 B1 A1</div></div> <div><div>Input Ch2</div><div>C2 B2 A2</div></div> <div><div>L1+ L1-</div><div>NC OV</div></div> <div><div>Input Ch3</div><div>C3 B3 A3</div></div> <div><div>Input Ch4</div><div>C4 B4 A4</div></div> <div><div>Input Ch5</div><div>C5 B5 A5</div></div> <div><div>Input Ch6</div><div>C6 B6 A6</div></div> <div><div>Input Ch7</div><div>C7 B7 A7</div></div> <div><div>Input Ch8</div><div>C8 B8 A8</div></div> <div><div>L2+ L2-</div><div>NC OV</div></div> <div><div>ABB AI 830</div></div>			
/192.2 T 70718_I		/193.2 T 70721_I		/194.2 T 70736_I		/206.2 T 70742_I	
/199.2 T 70738_I		/201.2 T 70739_I		/202.2 T 70740_I		/209.2 T 70743_I	
/204.2 T 70741_I							

[illegible]

1		2		3		4		5		6		7		8																																																																																																										
-DPS3_3_11																																																																																																																								
PCS 3																																																																																																																								
Slave 3																																																																																																																								
Slot 11																																																																																																																								
Digital Output																																																																																																																								
<table><tr><td>Output Ch1</td><td>C1</td><td>⊗</td><td>/166.2</td><td>HS 70001_2_0</td></tr><tr><td>Output Ch2</td><td>B1</td><td>⊗</td><td>/180.6</td><td>HS 70035_0</td></tr><tr><td>Output Ch3</td><td>C2</td><td>⊗</td><td>/185.7</td><td>HS 70074_0</td></tr><tr><td>Output Ch4</td><td>B2</td><td>⊗</td><td>/187.7</td><td>US 70074_0</td></tr><tr><td>+24V L1+</td><td></td><td></td><td></td><td></td></tr><tr><td>0V (A1-A4) L1-</td><td></td><td></td><td></td><td></td></tr><tr><td>Output Ch5</td><td>C3</td><td>⊗</td><td>/165.8</td><td>HS 70001_1_0</td></tr><tr><td>Output Ch6</td><td>B3</td><td>⊗</td><td></td><td></td></tr><tr><td>Output Ch7</td><td>C4</td><td>⊗</td><td></td><td></td></tr><tr><td>Output Ch8</td><td>B4</td><td>⊗</td><td></td><td></td></tr><tr><td>Output Ch9</td><td>C5</td><td>⊗</td><td></td><td></td></tr><tr><td>Output Ch10</td><td>B5</td><td>⊗</td><td></td><td></td></tr><tr><td>Output Ch11</td><td>C6</td><td>⊗</td><td></td><td></td></tr><tr><td>Output Ch12</td><td>B6</td><td>⊗</td><td></td><td></td></tr><tr><td>Output Ch13</td><td>C7</td><td>⊗</td><td></td><td></td></tr><tr><td>Output Ch14</td><td>B7</td><td>⊗</td><td></td><td></td></tr><tr><td>Output Ch15</td><td>C8</td><td>⊗</td><td></td><td></td></tr><tr><td>Output Ch16</td><td>B8</td><td>⊗</td><td></td><td></td></tr><tr><td>+24V L2+</td><td></td><td></td><td></td><td></td></tr><tr><td>0V (A5-A8) L2-</td><td></td><td></td><td></td><td></td></tr><tr><td>ABB DO 810</td><td></td><td></td><td></td><td></td></tr></table>																Output Ch1	C1	⊗	/166.2	HS 70001_2_0	Output Ch2	B1	⊗	/180.6	HS 70035_0	Output Ch3	C2	⊗	/185.7	HS 70074_0	Output Ch4	B2	⊗	/187.7	US 70074_0	+24V L1+					0V (A1-A4) L1-					Output Ch5	C3	⊗	/165.8	HS 70001_1_0	Output Ch6	B3	⊗			Output Ch7	C4	⊗			Output Ch8	B4	⊗			Output Ch9	C5	⊗			Output Ch10	B5	⊗			Output Ch11	C6	⊗			Output Ch12	B6	⊗			Output Ch13	C7	⊗			Output Ch14	B7	⊗			Output Ch15	C8	⊗			Output Ch16	B8	⊗			+24V L2+					0V (A5-A8) L2-					ABB DO 810				
Output Ch1	C1	⊗	/166.2	HS 70001_2_0																																																																																																																				
Output Ch2	B1	⊗	/180.6	HS 70035_0																																																																																																																				
Output Ch3	C2	⊗	/185.7	HS 70074_0																																																																																																																				
Output Ch4	B2	⊗	/187.7	US 70074_0																																																																																																																				
+24V L1+																																																																																																																								
0V (A1-A4) L1-																																																																																																																								
Output Ch5	C3	⊗	/165.8	HS 70001_1_0																																																																																																																				
Output Ch6	B3	⊗																																																																																																																						
Output Ch7	C4	⊗																																																																																																																						
Output Ch8	B4	⊗																																																																																																																						
Output Ch9	C5	⊗																																																																																																																						
Output Ch10	B5	⊗																																																																																																																						
Output Ch11	C6	⊗																																																																																																																						
Output Ch12	B6	⊗																																																																																																																						
Output Ch13	C7	⊗																																																																																																																						
Output Ch14	B7	⊗																																																																																																																						
Output Ch15	C8	⊗																																																																																																																						
Output Ch16	B8	⊗																																																																																																																						
+24V L2+																																																																																																																								
0V (A5-A8) L2-																																																																																																																								
ABB DO 810																																																																																																																								
ELCAD (R)																																																																																																																								
c		date		21.07.2005		ASU Kosice		Circuit diagram		K.70101		=																																																																																																												
b		made		Mais								+C16																																																																																																												
a		As built		24.11.06		replaced:		I/O allocation DPS 03, slave 3				D9792705-1		page 34																																																																																																										
revision		date		name		stand.		replaced:				sh.																																																																																																												

1	2	3	4	5	6	7	8																								
<div style="display: flex; justify-content: space-between;"> <div> <div>ELCAD (R)</div> <table border="1"> <tr> <td>c</td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> </tr> <tr> <td>b</td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> </tr> <tr> <td>a</td> <td>revision</td> <td>date</td> <td>name</td> <td>date</td> <td>made</td> <td>check</td> <td>stand.</td> </tr> </table> </div> <div> <div>21.07.2005</div> <div>Meis</div> </div> <div> <div>ASU Kosice</div> <div>replaced:</div> </div> <div> <div>  <div>AIR LIQUIDE</div> </div> <div>Air Liquide AGS GmbH</div> </div> <div> <div>replaced:</div> <div>replaced:</div> </div> </div>								c								b								a	revision	date	name	date	made	check	stand.
c																															
b																															
a	revision	date	name	date	made	check	stand.																								
				Circuit diagram	K.70101		= +C14																								
				I/O allocation DPS 03, spare	09792705-1		page 35 sh.																								

1	2	3	4	5	6	7	8
-DPS3_4_3		-DPS3_4_4					
PCS 3		PCS 3					
Slave 4		Slave 4					
Slot 3		Slot 4					
Analog Input		Analog Input					
0(4)-20mA, 0-10V		0(4)-20mA, 0-10V					
Input Ch1		C1 B1 A1		G 77010_I		C1 B1 A1	
				/223.5		1000	
Input Ch2		C2 B2 A2		G 77738_I		C2 B2 A2	
				/249.2		/267.2 P 77854_I	
L1+		+24V					
L1-		0V					
Input Ch3		C3 B3 A3		G 77743_I		C3 B3 A3	
				/260.2		/247.2 X 77736_I	
Input Ch4		C4 B4 A4		P 77007_I		C4 B4 A4	
				/221.2		/252.2 X 77739_I	
Input Ch5		C5 B5 A5		P 77015_I		C5 B5 A5	
				/284.2		/255.2 X 77740_I	
Input Ch6		C6 B6 A6		P 77025_I		C6 B6 A6	
				/228.2		/259.2 X 77742_I	
Input Ch7		C7 B7 A7		P 77031_I		C7 B7 A7	
				/230.2		1000	
Input Ch8		C8 B8 A8				C8 B8 A8	
						+24V	
L2+		+24V					
L2-		0V					
ABB AI 810		ABB AI 810		ABB AI 810			
ASU Kosice				Circuit diagram			
21.07.2005				I/O allocation DPS 03, slave 4			
Meis				AIR LIQUIDE			
30.8.05				Air Liquide AGS GmbH			
Kauven				based:			
date				replaced:			
name				replaced:			
stand.				replaced:			
revision				replaced:			
a				replaced:			
b				replaced:			
c				replaced:			
ELCAD (R)				K.70101			
				=			
				-C14			
				page 36			
				D9792705-1			
				sh.			

[illegible]

[illegible]

1	2	3	4	5	6	7	8
-DPS3_4_11							
PCS 3							
Slave 4							
Slot 11							
Digital Output							
Output Ch1	C1	⊗	/218.2	HS 77001_2_0			
Output Ch2	B1	⊗	/232.6	HS 77035_0			
Output Ch3	C2	⊗	/237.7	HS 77074_0			
Output Ch4	B2	⊗	/239.6	US 77074_0			
+24V L1+							
0V (A1-A4) L1-							
Output Ch5	C3	⊗	/217.8	HS 77001_1_0			
Output Ch6	B3	⊗					
Output Ch7	C4	⊗					
Output Ch8	B4	⊗					
Output Ch9	C5	⊗					
Output Ch10	B5	⊗					
Output Ch11	C6	⊗					
Output Ch12	B6	⊗					
Output Ch13	C7	⊗					
Output Ch14	B7	⊗					
Output Ch15	C8	⊗					
Output Ch16	B8	⊗					
+24V L2+							
0V (A5-A8) L2-							
ABB DO 810							

ELCAD (R)		date		21.07.2005		ASU Koste		Circuit diagram		K.70101		=	
c		made		date									
b		check		date									
a	As built	24.11.06	Kauven	21.07.2005									
revision	date	name	stand.	date									
										I/O allocation DPS 03, slave 4, spare		D9792705-1	
										page 40		sh.	

[illegible]